

Office Action issued on June 6, 2006 by the Japanese Patent Office  
Japanese Patent Application No. 2001-310116

Partial Translation

Claim(s): 1 – 10

Reference(s): 1 – 4

Remarks:

Reference 1 discloses an invention for a switch (corresponding to a “packet transfer device” of this application) that extracts the header information of a packet, determines a port for outputting the packet based on a destination address belonging to a third layer, and performs packet filtering and QoS control based on information belonging to a fourth layer (refer to “layer 2 switch and router”, “latest movement and visions for the future about multilayer switch”, etc. of reference 1).

Controlling packet filtering based on the IP address of a packet is a well-known technique, as can be recognized from reference 2 (refer to [0003], etc.). Determining addresses as conditions for discarding packets is just a design item that should be appropriately set by one of ordinary skill in the art.

Reference 3 teaches a technique of a router device of specifying one out of a plurality of output interfaces as a transfer destination of a packet and transferring the packet (refer to [0045] – [0049], etc. of reference 3).

Reference 4 teaches a technique of determining a priority based on the IP address and the port number described in a packet and performing reading and writing from/in a buffer based on the priority (refer to [0004], [0014], etc. of reference 4).

Therefore, it could be readily done by one of ordinary skill in the art to realize the invention according to claims 1 to 10 of this application by applying the techniques of references 3 and 4 and the well-known technique.

A list of references

1. “Advice for using multilayer switching”, computer & network LAN, Volume 17, number 6, (June, 1999), pp. 2-6, Ohm sha, June 1, 1999
2. Japanese Unexamined Patent Publication No. 2001-77857
3. Japanese Unexamined Patent Publication No. 2000-32052
4. Japanese Unexamined Patent Publication No. 2000-253047

THIS PAGE BLANK (USPTO)

## 拒絶理由通知書

特許出願の番号	特願 2001-310116
起案日	平成18年 5月29日
特許庁審査官	清水 稔 3361 5X00
特許出願人代理人	服部 毅巖 様
適用条文	第29条第2項

この出願は、次の理由によって拒絶をすべきものである。これについて意見があれば、この通知書の発送の日から60日以内に意見書を提出して下さい。

## 理 由

この出願の下記の請求項に係る発明は、その出願前日本国内又は外国において頒布された下記の刊行物に記載された発明又は電気通信回線を通じて公衆に利用可能となった発明に基いて、その出願前にその発明の属する技術の分野における通常の知識を有する者が容易に発明をすることができたものであるから、特許法第29条第2項の規定により特許を受けることができない。

## 記 (引用文献については引用文献等一覧参照)

- ・請求項 1-10
- ・引用文献 1-4
- ・備考

引用文献1には、パケットのヘッダ情報を抽出し、レイヤ3の宛先アドレスからパケットを出力するポートを決定し、レイヤ4の情報からパケット・フィルタリング、QoS制御を行うスイッチ（本願の「パケット転送装置」に相当）、の発明が記載されている（引用文献1の「レイヤ2スイッチとルータ」「マルチレイヤ・スイッチの最新動向と今後の展望」など参照）。

パケット・フィルタリングを行う際にパケットのIPアドレスに基づいて制御を行うことは引用文献2（【0003】など参照）にもあるように周知の技術であり、いかなるアドレスをパケット廃棄の条件とするかは当業者が必要に応じて設定すべき設計的事項である。

引用文献3には、パケットの転送先として複数の出力インタフェースから一つ指定してパケットを転送するルータ装置、の技術が記載されている（引用文献3の【0045】-【0049】など参照）。

また引用文献4にはパケットに記されたIPアドレスやポート番号から優先度を判定し、該優先度に基づいてバッファの読み書きを行う技術が記載されている

THIS PAGE BLANK (USE 14)

特許審査第四部 デジタル通信（データネットワーク） 岩田 玲彦  
TEL:03-3581-1101（内3554） FAX:03-3501-0699

THIS PAGE BLANK (USPTO)